

## 特許協力条約に基づく国際出願願書

原本(出願用)

0	受理官庁記入欄	
0-1	国際出願番号	
0-2	国際出願日	
0-3	(受付印)	
0-4	様式-PCT/RO/101 この特許協力条約に基づく国際出願願書は、	
0-4-1	右記によって作成された。	PCT-SAFE [EASY mode] Version 3.50 (Build 0002.150)
0-5	申立て 出願人は、この国際出願が特許協力条約に従って処理されることを請求する。	
0-6	出願人によって指定された受理官庁	日本国特許庁 (RO/JP)
0-7	出願人又は代理人の書類記号	PCT04-127
I	発明の名称	データ送信装置、データ受信装置、伝送路符号化方法および復号方法
II	出願人	
II-1	この欄に記載した者は	出願人である (applicant only)
II-2	右の指定国についての出願人である。	米国を除く全ての指定国 (all designated States except US)
II-4ja	名称	松下電器産業株式会社
II-4en	Name:	MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.
II-5ja	あて名	5718501 日本国
II-5en	Address:	大阪府門真市大字門真 1 0 0 6 1006, Oaza Kadoma, Kadoma-shi, Osaka 5718501 Japan
II-6	国籍(国名)	日本国 JP
II-7	住所(国名)	日本国 JP
II-8	電話番号	06-6908-5831
II-9	ファクシミリ番号	06-6906-8166
III-1	その他の出願人又は発明者	
III-1-1	この欄に記載した者は	出願人及び発明者である (applicant and inventor)
III-1-2	右の指定国についての出願人である。	米国のみ (US only)
III-1-4ja	氏名(姓名)	水口 裕二
III-1-4en	Name (LAST, First):	MIZUGUCHI Yuji
III-1-5ja	あて名	
III-1-5en	Address:	
III-1-6	国籍(国名)	
III-1-7	住所(国名)	

## 特許協力条約に基づく国際出願願書

原本(出願用)

III-2 III-2-1 III-2-2 III-2-4ja III-2-4en III-2-5ja III-2-5en III-2-6 III-2-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 安井 伸彦 YASUI Nobuhiko
III-3 III-3-1 III-3-2 III-3-4ja III-3-4en III-3-5ja III-3-5en III-3-6 III-3-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 勝田 昇 KATTA Noboru
III-4 III-4-1 III-4-2 III-4-4ja III-4-4en III-4-5ja III-4-5en III-4-6 III-4-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 堺 貴久 SAKAI Takahisa
III-5 III-5-1 III-5-2 III-5-4ja III-5-4en III-5-5ja III-5-5en III-5-6 III-5-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 高平 豊 TAKAHIRA Yutaka
III-6 III-6-1 III-6-2 III-6-4ja III-6-4en III-6-5ja III-6-5en III-6-6 III-6-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 河田 浩嗣 KAWADA Hirotsugu


## 特許協力条約に基づく国際出願願書

原本(出願用)

III-7 III-7-1 III-7-2 III-7-4ja III-7-4en III-7-5ja III-7-5en III-7-6 III-7-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 梅井 俊智 UMEI Toshitomo
III-8 III-8-1 III-8-2 III-8-4ja III-8-4en III-8-5ja III-8-5en III-8-6 III-8-7	その他の出願人又は発明者 この欄に記載した者は 右の指定国についての出願人である。 氏名(姓名) Name (LAST, First): あて名 Address: 国籍(国名) 住所(国名)	出願人及び発明者である (applicant and inventor) 米国のみ (US only) 秋田 貴志 AKITA Takashi
IV-1 IV-1-1ja IV-1-1en IV-1-2ja IV-1-2en IV-1-3 IV-1-4	代理人又は共通の代表者、通知のあて名 下記の者は国際機関において右記のごとく 出願人のために行動する。 氏名(姓名) Name (LAST, First): あて名 Address: 電話番号 ファクシミリ番号	代理人 (agent) 小笠原 史朗 OGASAWARA Shiro 5640053 日本国 大阪府吹田市江の木町3番11号 第3ロンヂェビル Daisan-Longev' Bldg., 3-11, Enokicho, Suita-shi, Osaka 5640053 Japan 06-6339-3966 06-6339-3943
V V-1	国の指定 この願書を用いてされた国際出願は、規則 4.9(a)に基づき、国際出願の時点で拘束さ れる全てのPCT締約国を指定し、取得しうる あらゆる種類の保護を求め、及び該当する 場合には広域と国内特許の両方を求める 国際出願となる。	
VI-1	優先権主張	なし (NONE)
VII-1	特定された国際調査機関(ISA)	日本国特許庁 (ISA/JP)
VIII VIII-1 VIII-2 VIII-3 VIII-4 VIII-5	申立て 発明者の特定に関する申立て 出願し及び特許を与えられる国際出願日 における出願人の資格に関する申立て 先の出願の優先権を主張する国際出願日 における出願人の資格に関する申立て 発明者である旨の申立て(米国を指定国と する場合) 不利にならない開示又は新規性喪失の例 外に関する申立て	申立て数 - - - - -

## 特許協力条約に基づく国際出願願書

原本(出願用)

IX	照合欄	用紙の枚数	添付された電子データ
IX-1	願書(申立てを含む)	4	-
IX-2	明細書	27	-
IX-3	請求の範囲	6	-
IX-4	要約	1	✓
IX-5	図面	19	-
IX-7	合計	57	
	添付書類	添付	添付された電子データ
IX-8	手数料計算用紙	✓	-
IX-11	包括委任状の写し		-
IX-17	PCT-SAFE 電子出願	-	✓
IX-18	その他:	納付する手数料に相当する特許印紙を添付した書面	
IX-18	その他:	国際事務局の口座への振込を証明する書面	
IX-19	要約書とともに提示する図の番号	2	
IX-20	国際出願の使用言語名	日本語	
X-1	出願人、代理人又は代表者の記名押印		
X-1-1	名称	小笠原, 史朗 	
X-1-2	署名者の氏名		
X-1-3	権限		

## 受理官庁記入欄

10-1	国際出願として提出された書類の実際の受理の日	
10-2	図面	
10-2-1	受理された	
10-2-2	不足図面がある	
10-3	国際出願として提出された書類を補完する書類又は図面であってその後期間内に提出されたものの実際の受理の日(訂正日)	
10-4	特許協力条約第11条(2)に基づく必要な補完の期間内の受理の日	
10-5	出願人により特定された国際調査機関	ISA/JP
10-6	調査手数料未払いにつき、国際調査機関に調査用写しを送付していない	

## 国際事務局記入欄

11-1	記録原本の受理の日	
------	-----------	--

## 明細書

### データ送信装置、データ受信装置、伝送路符号化方法および復号方法

#### 技術分野

本発明は、データ送信装置、データ受信装置、伝送路符号化方法および復号方法に関し、より特定的には、送信データの各シンボルを複数の信号レベルのいずれかにマッピングすることによって生成された信号を送信または受信するためのデータ送信装置、データ受信装置、伝送路符号化方法および復号方法に関する。

#### 背景技術

従来、2台の機器間でデジタルオーディオデータを転送する際には、例えばS/PDIF (Sony/Philips Digital Interface) のフォーマットに規定されているように、一般にバイフェーズマーク変調が用いられる。バイフェーズマーク変調では、図18に示すように、元データの各ビットが2つの論理値でそれぞれ表される。バイフェーズマーク変調後において、元データの論理「1」については1ビット期間の中央で状態遷移が生じ（例えば0→1または1→0）、元データの論理「0」については1ビット期間の中央でも状態遷移が生じない（例えば0→0または1→1）。さらに、元データの各ビットの境界では論理値が必ず反転する（つまりバイフ

エーズマーク変調後において、直前の論理値が0なら1に、1なら0に反転する）。

このように、バイフェーズマーク変調を用いれば、元データの各ビットの境界において論理値が必ず変化するため、元データにおいて0や1が連続するような場合でも、別途クロック信号を送信することなく、受信側の機器は転送データからクロック信号を容易に再生することができる。

なお、機器間で転送されるデータには、一般に、上述のようにバイフェーズマーク変調されたオーディオデータに加えて、このオーディオデータの同期を取るための8ビットのプリアンプル（バイフェーズマーク変調前の元データで4ビット分のサイズに相当）が付加される。プリアンプルについてはバイフェーズマーク変調が適用されず、プリアンプルのビット列には0または1が3つ以上連続して含まれる。ところで、バイフェーズマーク変調されたデータには、前述のように元データの各ビットの境界において必ず論理値が反転するため、0または1が3つ連続して含まれることはあり得ない。したがって、受信側の機器では、0または1を3つ連続して受信したか否かを判別することにより、オーディオデータ部分とプリアンプル部分とを容易に判別することができる。なお、プリアンプルには予め複数のパターンが用意されており、例えばブロックの先頭を示すもの（Bプリアンプル）や、Rチャンネルのサブフレームの先頭を示すもの（Mプリアンプル）や、Lチャンネルのサブフレームの先頭を示すもの（Wプリアンプル）がある。

S / P D I Fでは、図 1 9 に示すように、フレーム (S / P D I F フレーム) 単位でデータ転送が行われ、データ部には前述のバイフェーズマーク変調が適用される。また、データ部の先頭には前述のようなプリアンプル (ヘッダ) が付加される。図 2 0 に、S / P D I F で利用される各ヘッダ (B ヘッダ、M ヘッダ、W ヘッダ) のパターンを示す。なお、S / P D I F フレームのヘッダ部とデータ部の境界では符号が必ず反転するため、各ヘッダのパターンとしては、直前の符号に応じた 2 通りのパターンが用意されている。

図 2 1 に、従来の S / P D I F の送受信装置の代表的な構成を示す。送受信装置 9 0 には、S / P D I F コントローラ 9 1、E / O 変換器 9 2、O / E 変換器 9 3 が設けられている。S / P D I F コントローラ 9 1 には送信データが入力され、S / P D I F コントローラ 9 1 は、送信データに対してバイフェーズマーク変調を行うとともに、ヘッダ部 (B ヘッダ、M ヘッダ等) を適宜付加して、図 1 9 に示したような S / P D I F フレームを E / O 変換器 9 2 へと出力する。E / O 変換器 9 2 は、S / P D I F コントローラ 9 1 からの S / P D I F フレーム (電気信号) を光信号に変換し、光ファイバ 9 4 を通じて光信号を他の送受信装置へ出力する。一方、送受信装置 9 0 には、光ファイバ 9 5 を通じて他の送受信装置からの光信号が入力される。入力された光信号は、O / E 変換器 9 3 によって電気信号に変換され、図 1 9 に示した S / P D I F フレームとして S / P D I F コントローラ 9 1 に入力される。S / P D I

F コントローラ 9 1 は、S / P D I F フレームのヘッダ部に基づいてヘッダ種別を判別しつつ、データ部をバイフェーズマーク復号して受信データを出力する。

なお、S / P D I F は P O F ( プラスチック光ファイバ ) を用いたデータ転送に最適化された通信プロトコルではあるが、伝送媒体としてツイストペアケーブルや同軸ケーブルなどの導線を利用することもできる。導線を利用することのメリットとしては、扱いが容易であることが挙げられる。

ところが、バイフェーズマーク変調を用いたデータ転送は、クロック信号の転送が不要となる反面、所定のデータ転送速度を実現するのに必要となる伝送帯域が増大してしまう。例えば、図 2 1 に示すように、2 5 M b p s の実効転送速度を実現するために、S / P D I F では 5 0 M b p s のデータ転送速度が必要となる。よって、車載機器などから出力されるバイフェーズマーク変調された送信データをそのまま車内ネットワークに送出すると、伝送媒体として外部に影響を与える可能性の少ないツイストペアケーブルを用いたとしても、外部に放出される電磁放射の影響は無視できなくなる。

そこで、上記の問題を解決するために、S / P D I F コントローラ 9 1 から出力された送信データの各 2 ビットを 1 シンボルとして所定の信号レベルにマッピングして伝送することが考えられる ( 例えば、国際公開第 0 2 / 3 0 0 7 5 号パンフレット ( 第 1 6 図、第 1 7 図 ) 参照。 ) 。

図 2 2 に、S / P D I F フレームをツイストペアケーブ



ルで伝送する際の送受信装置の構成例を示す。図 2 2 において、S / P D I F コントローラ 9 1 から出力された S / P D I F フレーム（シリアルデータ）は、s / p 変換部 9 7 において 2 ビット毎の平行データに変換される。8 値マッピング部 9 8 は、s / p 変換部 9 7 から順次出力される 2 ビットのデータを 1 シンボルとして所定の信号レベルにマッピングする（より正確には直前のシンボルに対する信号レベルの変動量に対して各シンボルをマッピングしているのであるが、ここでは詳細な説明を省略する。）。図 2 3 に、この 8 値マッピング部 9 8 の処理結果の一例を示す。この 8 値マッピング部 9 8 の処理結果は、D / A 変換部 9 9 においてアナログ信号に変換された後、差動ドライバ 1 0 0 を通じてツイストペアケーブル 1 0 5 に出力される。なお、図示は省略するが、送受信装置 9 6 には、例えば、8 値マッピング部 9 8 の後段において、ロールオフフィルタ等のデジタルフィルタが設けられ、D / A 変換部 9 9 の後段などにおいて、適宜アナログフィルタが設けられる。

一方、差動レシーバ 1 0 4 にはツイストペアケーブル 1 0 6 を通じて受信した他の機器からの信号が入力される。この受信信号は、差動レシーバ 1 0 4 を通じて A / D 変換部 1 0 3 に入力され、デジタル信号に変換される。A / D 変換部 1 0 3 からの出力データは 8 値判定部 1 0 2 に供給され、各シンボルが、その信号レベルに基づいて 2 ビットの平行データに変換される。8 値判定部 1 0 2 から出力された 2 ビット毎の平行データは p / s 変換部 1 0

1においてシリアルデータに変換され、S/PDIFコントローラ91に入力される。このp/s変換部101の出力は図19に示したS/PDIFフレームに相当する。S/PDIFコントローラ91は、入力されたS/PDIFフレームに基づいて受信データを出力する。

このように、S/PDIFコントローラ91から出力された送信データの各2ビットを1シンボルとして所定の信号レベルにマッピングして伝送することにより、1ビットを1シンボルとして伝送する場合に比べて、シンボルレートを半分に抑えることができ、電磁放射を低減することができる。なお、図23に示すようにシンボル毎に信号レベルの極性が常に反転するようにマッピングすることによって、送信信号には常にシンボル周波数の半分の周波数成分が含まれることになるので、受信側の機器において、PLL (Phase Lock Loop) による、より確実なクロック再生が可能となる。

### 発明の開示

しかしながら、図23に示すようなマッピングによって1シンボルで2ビット分の情報を伝送する場合、各シンボルを8つの信号レベルのいずれかにマッピング（以下、このようなマッピングを8値マッピングと称す。）しているため、受信側において信号レベルを判定するための閾値の間隔が狭くなってしまい、伝送誤りが発生しやすいという問題がある。

そこで本願の発明者らは、上記の問題を解決するために

、バイフェーズマーク変調された S / P D I F フレームのデータ部を、バイフェーズマーク変調前のデータ列に戻してから、図 2 4 に示すように、各シンボルを 4 つの信号レベルのいずれかにマッピング（以下、このようなマッピングを 4 値マッピングと称す。）して伝送することを考えた。これにより、シンボルレートを上げることなく、信号レベルを判定するための閾値の間隔を 8 値マッピングに比べて広げることができるため、より誤りの少ないデータ伝送が可能となる。

しかしながら、S / P D I F フレームに上記の 4 値マッピングを適用しようとした場合、ヘッダ部の扱いが問題となることが判明した。つまり、ヘッダ部（8 ビット）は元データをバイフェーズマーク変調することによって生成したものではないので 4 ビットのデータとして伝送することができず、8 ビットのヘッダ部に 4 値マッピングを適用して伝送しようとする、ヘッダ部の転送に 8 シンボル期間を要してしまう。その結果、S / P D I F フレームのフレーム周期が変化してしまい、S / P D I F フレームのスムーズな転送に支障が生じてしまうという問題がある。また、仮に 8 ビットのヘッダ部を 4 ビットのデータに適宜変換してから 4 値マッピングを適用して伝送したとしても、データ部のビット列の一部が偶然にヘッダ部のビット列と一致することがあり得るため、受信側の機器においてヘッダ部とデータ部とを間違いなく確実に判別することは難しい。

それゆえに、本発明は、例えば上述した S / P D I F フ

レームのヘッダ部のようにデータ部と区別して伝送すべき非データ部とデータ部とを受信側の機器において確実に判別することができるようなデータ送信装置、データ受信装置、伝送路符号化方法および復号方法を提供することを目的とする。

本発明は、上記課題を解決するために以下の構成を採用した。なお、括弧内の参照符号等は、本発明の理解を助けるために、後述する実施形態との対応関係を示したものであって、本発明の範囲を何ら限定するものではない。

本発明の伝送路符号化方法は、送信データの各シンボルを複数の信号レベル（ $+1.5$ 、 $+0.5$ 、 $-0.5$ 、 $-1.5$ ）のいずれかにマッピングするためのものである。この伝送路符号化方法では、データ部については、ある基準レベル（ $0$ ）に対する各シンボルの信号レベルの大小関係（極性）が $1$ シンボル毎に常に反転するようにマッピングする。つまり、データ部の第 $N$ （ $N$ は任意の整数）番目のシンボルの信号レベルが基準レベルよりも大きい場合には、そのシンボルの次のシンボルである第 $N+1$ 番目のシンボルの信号レベルは基準レベルよりも小さくなるようにマッピングし、一方、データ部の第 $N$ 番目のシンボルの信号レベルが基準レベルよりも小さい場合には、第 $N+1$ 番目のシンボルの信号レベルは基準レベルよりも大きくなるようにマッピングする。また、例えばヘッダ部のように、データ部と区別して伝送すべき非データ部については、データ部と非データ部とを判別するための判別シンボルが含まれ、かつ、基準レベルに対する判別シンボルの信号レベ

ルの大小関係が判別シンボルの直前のシンボルと同一の大小関係となるようにマッピングする。つまり、判別シンボルの直前のシンボルの信号レベルが基準レベルよりも大きい場合には、判別シンボルの信号レベルは基準レベルよりも大きくなるようにマッピングし、一方、判別シンボルの直前のシンボルの信号レベルが基準レベルよりも小さい場合には、判別シンボルの信号レベルは基準レベルよりも小さくなるようにマッピングする。これにより、受信側の機器（２６）では、データ部と非データ部とを確実に判別することが可能となる。なお、本発明は、Ｓ／ＰＤＩＦフレームの送受信に好適に適用することができるが、本発明の適用範囲はＳ／ＰＤＩＦに限定されるものではない。

なお、判別シンボルについては、判別シンボルの直前のシンボルと同一の信号レベルとなるようにマッピングしても良い。これにより、受信側の機器では基準レベルを意識することなく判別シンボルを確実に検出することが可能となる。したがって、車内環境など、固定的な基準レベルが得られにくい環境では特に有効である。

また、判別シンボルは、非データ部を構成するシンボル列に含まれるいずれのシンボルであっても構わない。非データ部の先頭に判別シンボルを設けるようにすれば、受信側の機器において、非データ部の先頭をより早く判別することが可能となるので、より好ましい。

また、本発明のデータ送信装置（１０）は、送信データの各シンボルを複数の信号レベル（＋１．５、＋０．５、－０．５、－１．５）のいずれかにマッピングして送信す

るためのものであって、送信データを、ある基準レベル（0）に対する各シンボルの信号レベルの大小関係（上位レベル、下位レベル）が1シンボル毎に常に反転するようにマッピングするデータマッピング部（18）と、データ部と区別して伝送すべき非データ部（ヘッダ部）を、データ部と非データ部とを判別するための判別シンボルが含まれるようにマッピングし、かつ基準レベルに対する判別シンボルの信号レベルの大小関係が判別シンボルの直前のシンボルと同一の大小関係となるようにマッピングする非データマッピング部（16）とを備える。

また、本発明のデータ受信装置（26）は、送信データの各シンボルを複数の信号レベル（+1.5、+0.5、-0.5、-1.5）のいずれかにマッピングして送信された伝送信号を受信するためのものであって、伝送信号の信号レベルの変動パターンから、伝送信号のデータ部と非データ部（ヘッダ部）とを判別するための判別シンボルを検出する判別シンボル検出部（30）と、判別シンボル検出部の検出結果に基づいて伝送信号のデータ部からデータを再生するデータ判定部（34）と、判別シンボル検出部の検出結果に基づいて伝送信号の非データ部から非データ情報（ヘッダ情報）を再生する非データ判定部（32）とを備える。

#### 図面の簡単な説明

図1は、本発明の第1の実施形態に係るデータ送信装置の構成を示すブロック図である。

図 2 は、ヘッダマッピング部 1 6 とデータマッピング部 1 8 の出力を示す図である。

図 3 は、データマッピング部 1 8 の動作を説明するための図である。

図 4 は、データマッピング部 1 8 が参照するマッピングテーブルである。

図 5 は、ヘッダマッピング部 1 6 の動作を説明するための図である。

図 6 は、ヘッダマッピング部 1 6 の動作を説明するための図である。

図 7 は、本発明の第 1 の実施形態に係るデータ受信装置の構成を示す図である。

図 8 は、受信信号と差分算出部 3 6 の出力との関係を示す図である。

図 9 は、データ判定部 3 4 の動作を説明するための図である。

図 1 0 は、ヘッダ判定部 3 2 の動作を説明するための図である。

図 1 1 は、本発明の第 2 の実施形態に係るデータ送信装置の構成の一部を示す図である。

図 1 2 は、第 2 の実施形態に係るデータ送信装置の動作を説明するための図である。

図 1 3 は、本発明の第 2 の実施形態に係るデータ受信装置の構成の一部を示す図である。

図 1 4 は、本発明の変形例に係るシステム構成例を示す図である。

図 1 5 は、変形例における伝送データの構造を示す図である。

図 1 6 は、変形例におけるデータ部の信号波形のパターンを示す図である。

図 1 7 は、変形例における非データ部の信号波形のパターンを示す図である。

図 1 8 は、バイフェーズマーク変調を説明するための図である。

図 1 9 は、S / P D I F フレームの構成を説明するための図である。

図 2 0 は、S / P D I F フレームのヘッダ部について説明するための図である。

図 2 1 は、S / P D I F フレームを光ファイバを通じて送受信する従来の送受信装置の構成を示す図である。

図 2 2 は、S / P D I F フレームを導線を通じて送受信する従来の送受信装置の構成を示す図である。

図 2 3 は、2 ビットのデータを 1 シンボルとして所定の信号レベルにマッピングするときのマッピング例を示す図である。

図 2 4 は、1 ビットのデータを 1 シンボルとして所定の信号レベルにマッピングするときのマッピング例を示す図である。

#### 発明を実施するための最良の形態

以下、本発明の種々の実施形態について、図面を参照しながら説明する。



### (第 1 の実施形態)

まず、本発明の第 1 の実施形態に係るデータ送信装置およびデータ受信装置について説明する。図 1 に、データ送信装置の構成を示す。図 1 において、データ送信装置 10 は、送信データに対して 4 値マッピングを行う 4 値マッピング部 12 と、4 値マッピング部 12 から出力されたデジタル信号をアナログ信号に変換する D/A 変換部 20 と、D/A 変換後の信号に基づいてツイストペアケーブル 24 の 2 本の線に互いに対称的な信号を送信する差動ドライバ 22 とを備える。なお、図示は省略するが、4 値マッピング部 12 の後段において、ロールオフフィルタ等のデジタルフィルタが設けられ、D/A 変換部 20 の後段などには、アナログフィルタが適宜に設けられる。

4 値マッピング部 12 には、前信号レベル記憶部 14 と、ヘッダマッピング部 16 と、データマッピング部 18 が含まれる。ヘッダマッピング部 16 は、データ送信装置 10 において生成された（またはデータ送信装置 10 に接続された機器より入力された）ヘッダ情報に基づいて、所定の信号レベルにマッピングしたヘッダ部を送信データに付加する。なお、ヘッダマッピング部 16 にヘッダ情報を供給することなく、ヘッダマッピング部 16 に周期的にヘッダ部を付加させるようにしてもよい。データマッピング部 18 は、データ送信装置 10 において生成された（またはデータ送信装置 10 に接続された機器より入力された）送信データの各シンボル（ここでは 1 ビットのデータ）を所定の信号レベルにマッピングし、送信データのデータ部を

生成する。これらヘッダマッピング部 16 およびデータマッピング部 18 の処理の結果、図 2 に示すようなシンボル列が生成され、D/A 変換部 20 に出力される。前信号レベル記憶部 14 は、4 値マッピング部 12 から直前に出力されたシンボルの信号レベルを順次記憶し、ヘッダマッピング部 16 とデータマッピング部 18 にその値を供給する。以下、4 値マッピング部 12 の処理を、データ部についての処理とヘッダ部についての処理に分けて説明する。

まず、図 3 および図 4 を参照して、データマッピング部 18 の動作について説明する。

データマッピング部 18 は、送信データの各シンボル（ここでは 1 ビットのデータ）を、図 3 に示すような 4 つの信号レベル（+1.5、+0.5、-0.5、-1.5）のいずれかに順次マッピングする。ただし、これらの信号レベルの値は単なる一例に過ぎない。これら 4 つの信号レベルは、基準レベル（ここではレベル零）を境にして上位レベル（+1.5、+0.5）と下位レベル（-0.5、-1.5）とに区分され、送信データの各シンボルは、上位レベルと下位レベルに交互にマッピングされる。このマッピングは、データマッピング部 18 が保持しているマッピングテーブルに従って行われる。図 4 に、マッピングテーブルの具体例を示す。データマッピング部 18 は、マッピングしようとするシンボルの符号と、前信号レベル記憶部 14 より供給される値（つまりマッピングしようとするシンボルの直前のシンボルの信号レベル）とに基づいてマッピングテーブルを参照し、信号レベルを決定する。例え

ば、マッピングしようとするシンボルの符号が1であって、その直前のシンボルがマッピングされた信号レベルが+1.5であった場合には、このシンボルは-0.5の信号レベルにマッピングされることになる。

なお、図4に示すマッピングテーブルにおいて、括弧内の数字は直前の信号レベルとの差を示しており、後述するデータ受信装置では、この差に基づいて、マッピング処理前の送信データを再生する。つまり、直前のシンボルとの信号レベルの差が-3、-1、+1、+3のいずれかであれば、送信データは0であると判定することができ、一方、直前のシンボルとの信号レベルの差が-2、+2のいずれかであれば、送信データは1であると判定することができる。このように、連続するシンボル間の信号レベルの差に対してデータを乗せて伝送すれば、データを再生する際に、基準となる信号レベル（例えばグラウンドレベル）が不要となる。これは、データ送信装置とデータ受信装置とで基準となる信号レベルが異なる場合に特に有効である。ただし、本発明はこれに限定されず、例えば、直前のシンボルの信号レベルに関係なく、シンボル0については+0.5または-0.5の信号レベルにマッピングし、シンボル1については+1.5または-1.5の信号レベルにマッピングするようにしてもよい。

次に、図5および図6を参照して、ヘッダマッピング部16の動作について説明する。

ヘッダ部は図2に示したように4シンボルで構成される。ヘッダマッピング部16には、ヘッダ種別毎に予め出力

パターンが数通り用意されており、付加すべきヘッダ種別に応じたヘッダパターンを出力する。図5および図6に、ヘッダマッピング部16に用意されたヘッダのパターンを示す。図5および図6は、Bヘッダ、Mヘッダ、Wヘッダ、Rヘッダという4つのヘッダ種別に対応するヘッダマッピング部16の出力を示している。これら4つのヘッダ種別からどのヘッダを選択するかは、ヘッダマッピング部16に入力されるヘッダ情報に基づいて決定される。さらにヘッダマッピング部16は、ヘッダ種別毎に、前信号レベル記憶部14より供給される値（つまりデータ部の最後のシンボルの信号レベル）に応じた4通りのパターンの出力を行う。例えば、ヘッダ種別がBヘッダであって、前信号レベル記憶部14より供給される値が $-0.5$ であった場合には、図5より、ヘッダマッピング部16からは信号レベルがそれぞれ $-0.5$ 、 $-1.5$ 、 $+1.5$ 、 $-1.5$ であるような4つのシンボルが順次出力される。また例えば、ヘッダ種別がWヘッダであって、前信号レベル記憶部14より供給される値が $-1.5$ であった場合には、図6より、ヘッダマッピング部16からは信号レベルがそれぞれ $-1.5$ 、 $-1.5$ 、 $+1.5$ 、 $-0.5$ であるような4つのシンボルが順次出力される。

なお、全てのヘッダに共通している点は、ヘッダ部の先頭のシンボルが、直前のシンボル（つまりデータ部の最後のシンボル）の信号レベルと同一の信号レベルにマッピングされていることである。前述のように、データ部においては、シンボル毎に信号レベルの極性が反転するようにマ

ッピングされるので、後述するデータ受信装置では、直前のシンボルの信号レベルと同一の信号レベルにマッピングされたシンボルを検出することにより、ヘッダ部とデータ部を確実に判別することができる。このように、ヘッダ部の先頭のシンボルは、ヘッダ部とデータ部を判別のための特別なシンボルであり、以下ではこのシンボルを判別シンボルと称す。なお、判別シンボルは、必ずしもヘッダ部の先頭のシンボルである必要はないが、データ受信装置においてヘッダ部をより早く判別するためには、ヘッダ部の先頭のシンボルを判別シンボルとするのが好ましい。

なお、本実施形態では、判別シンボルの信号レベルは直前のシンボルの信号レベルと同一であるとしたが、本発明はこれに限らず、少なくともデータ部とヘッダ部とが判別可能となる限りにおいて、判別シンボルの信号レベルを任意に設定してもよい。例えば、判別シンボルの信号レベルの極性（つまり基準レベルに対する大小関係）が、判別シンボルの直前のシンボルと同一の極性となるように判別シンボルの信号レベルが設定されていれば、データ受信装置において極性の変化をモニタすることによって判別シンボルを検出することができる。ただし、極性の変化をモニタするためには基準レベルが確定している必要があるので、基準レベルの確定が困難な状況においては、基準レベルが確定していなくても判別シンボルを検出できることが望ましい。そこで、例えば、判別シンボルの直前のシンボルの信号レベルが基準レベルよりも大きい場合には、判別シンボルの信号レベルが直前のシンボルの信号レベルと同一ま

たはより大きい信号レベルとなり、判別シンボルの直前のシンボルの信号レベルが基準レベルよりも小さい場合には、判別シンボルの信号レベルが直前のシンボルの信号レベルと同一またはより小さい信号レベルとなるように設定すれば、データ受信装置では、単に信号レベルの増減のパターンをモニタするだけで判別シンボルを検出することができる。さらには、図 6 に示すように判別シンボルの信号レベルを直前のシンボルの信号レベルと同一とすることにより、データ受信装置では、単に信号レベルが変化したか否かをモニタするだけで判別シンボルを検出することができるため、判別シンボルを容易に検出することができる。

ヘッダ部は、判別シンボルの他に 3 つのシンボルを有している。これら 3 つのシンボルの信号レベルのパターンによって、ヘッダ種別を判別することができる。なお、図 5 および図 6 に示す例では、ヘッダ部の 2 番目のシンボルについては全てのヘッダ種別について判別シンボルと同一の極性でかつ最大振幅レベルに設定されており、3 番目と 4 番目のシンボルの信号レベルのパターン（つまり 2 ビットの情報）によってヘッダ種別が示されている。ただし、これは単なる一例であって、判別シンボルを除くヘッダ部のパターンは任意に設定することができる。ただし、後述するように、データ受信装置では、受信信号からシンボル周波数の 2 分の 1 の周波数成分をバンドパスフィルタで抽出し、その抽出結果を PLL に入力することによってクロック信号を再生する。したがって、バンドパスフィルタから安定した抽出結果が得られるように、データ部における信

号レベルの変動パターン（上位レベル→下位レベル→上位レベル→下位レベルというパターン）が変化しないように、ヘッダ部の各シンボルの信号レベル（特にヘッダ部の最後のシンボルの信号レベル）を適切に設定すべきである。例えば、ヘッダ部が偶数個のシンボルで構成される場合には、ヘッダ部の最後のシンボルの信号レベルの極性を、このヘッダ部の直前のデータ部における最後のシンボルの信号レベルの極性と一致させるのが好ましい。

図 7 にデータ受信装置の構成を示す。図 7 において、差動レシーバ 40 には、図 1 に示したデータ送信装置 10 から送信された伝送信号がツイストペアケーブル 24 を通じて入力される。差動レシーバ 40 は、ツイストペアケーブル 24 の 2 本の線によって伝送された信号の差分を出力し、この出力は、A/D 変換部 38 によってデジタル信号に変換される。A/D 変換部 38 の出力データは差分算出部 36 に入力され、差分算出部 36 は、シンボル毎に、直前のシンボルとの間の信号レベルの差分を順次算出して出力する。図 8 に、受信信号と差分算出部 36 の算出結果との関係を示す。この差分算出部 36 の算出結果は、4 値判定部 28 に入力される。

4 値判定部 28 には、受信信号から判別シンボルを検出するための判別シンボル検出部 30 と、受信信号のヘッダ部からヘッダ情報を再生するヘッダ判定部 32 と、同じく受信信号のデータ部から受信データ（図 1 における送信データに相当）を再生するデータ判定部 34 とが含まれる。図 8 から明らかなように、判別シンボルに対応する差分算

出結果は 0 となる。判別シンボル検出部 30 は、差分算出部 36 の出力をモニタし、あるシンボルに対応する差分算出結果として 0 が出力されたときに、このシンボルを判別シンボルとして検出する。ヘッダ判定部 32 およびデータ判定部 34 は、この判別シンボル検出部 30 の検出結果に基づいてヘッダ部およびデータ部を判別し、それぞれについて処理を行う。以下、ヘッダ判定部 32 およびデータ判定部 34 の動作について説明する。

まず、図 9 を参照して、データ判定部 34 の動作を説明する。

データ判定部 34 は、図 9 に示す変換テーブルを参照して、差分算出結果を 0 または 1 の符号に順次変換して出力する。つまり、差分算出結果が  $-3$ 、 $-1$ 、 $+1$ 、 $+3$  のいずれかであった場合には 0 を出力し、差分算出結果が  $-2$  または  $+2$  であった場合には 1 を出力する。このようにして、データ判定部 34 において受信データが再生される。

次に、図 10 を参照して、ヘッダ判定部 32 の動作を説明する。

ヘッダ判定部 32 は、判別シンボル検出部 30 の検出結果に基づいて、判別シンボルから 4 シンボル分（つまりヘッダ部）に対応する差分算出結果に基づいて、ヘッダ種別を判別する。なお、本実施形態では、ヘッダ部の 3 シンボル目と 4 シンボル目にそれぞれ対応する差分算出結果を参照することによって、4 通りのヘッダ種別（B ヘッダ、M ヘッダ、W ヘッダ、R ヘッダ）を判別することができる。



具体的には、ヘッダ部の 3 シンボル目に対応する差分算出結果が  $-2$  であり、ヘッダ部の 4 シンボル目に対応する差分算出結果が  $+2$  であった場合には、図 10 に示す判定テーブルに基づいてこのヘッダが M ヘッダであると判別できる。ヘッダ判定部 32 は、こうして判別したヘッダ種別をヘッダ情報として出力する。

なお、本実施形態では、判別シンボル検出部 30 は、差分算出部 36 の出力をモニタし、あるシンボルに対応する差分算出結果として 0 が出力されたときに、このシンボルを判別シンボルとして検出するとしたが、例えば、データ送信装置 10 における判別シンボルのマッピング方法が本実施形態とは異なっている場合には、それに応じて判別シンボル検出部 30 の動作を最適化する必要があることは言うまでもない。例えば、判別シンボルの信号レベルの極性（つまり基準レベルに対する大小関係）が、判別シンボルの直前のシンボルと同一の極性となるように判別シンボルの信号レベルが設定される場合には、判別シンボル検出部 30 は、差分算出部 36 の差分算出結果ではなく、受信信号の極性の変化をモニタすることによって、判別シンボルを検出することができる。また例えば、判別シンボルの直前のシンボルの信号レベルが基準レベルよりも大きい場合には、判別シンボルの信号レベルが直前のシンボルの信号レベルと同一またはより大きい信号レベルとなり、判別シンボルの直前のシンボルの信号レベルが基準レベルよりも小さい場合には、判別シンボルの信号レベルが直前のシンボルの信号レベルと同一またはより小さい信号レベルとな

るように設定される場合には、判別シンボル検出部は、差分算出結果の符号の変化をモニタすることによって判別シンボルを検出することができる。

以上のように、本実施形態のデータ送信装置およびデータ受信装置によれば、判別シンボルに基づいてデータ部とヘッダ部とをデータ受信装置において確実に判別することができる。なお、本実施形態では、データ部とヘッダ部を区別して伝送する場合について説明したが、本発明は、ヘッダ部に限らず、一般に、データと区別して伝送すべき任意の情報を非データ部として伝送する場合に適用することができる。

#### (第2の実施形態)

次に、本発明の第2の実施形態に係るデータ送信装置およびデータ受信装置について説明する。これらデータ送信装置およびデータ受信装置は、図19に示したS/PDIFフレームを送受信する。

まず、第2の実施形態に係るデータ送信装置について説明する。図11に、このデータ送信装置の構成の一部を示す。なお、第2の実施形態に係るデータ送信装置が図1に示す第1の実施形態に係るデータ送信装置と異なる点は、4値マッピング部12の前段にヘッダ判別部42とバイフェーズデコーダ44を設けた点のみであり、その他の構成については同一であるため説明を省略する。

ヘッダ判別部42およびバイフェーズデコーダ44には、データ受信装置に向けて送信すべきS/PDIFフレームのヘッダ部およびデータ部がそれぞれ入力される。ヘッ

ダ判別部 4 2 は、S / P D I F フレームのヘッダ部のパターンに基づいてヘッダ種別を判別し、この判別結果をヘッダ情報としてヘッダマッピング部 1 6 に供給する。一方、バイフェーズデコーダ 4 4 は、S / P D I F フレームのデータ部に対してバイフェーズマーク復号を行い、その復号結果をデータマッピング部 1 8 に供給する。バイフェーズデコーダ 4 4 の出力データは、S / P D I F コントローラによってバイフェーズマーク変調される前の元データに相当する。4 値マッピング部 1 2 以降の処理は、第 1 の実施形態と同一である。その結果、データ送信装置から送信される信号は、図 1 2 に示すような波形を有する信号となる。なお、図 1 1 に示す構成では、ヘッダ判別部 4 2 およびバイフェーズデコーダ 4 4 が 4 値マッピング部 1 2 とは独立して設けられているが、本発明はこれに限らず、例えばヘッダマッピング部 1 6 およびデータマッピング部 1 8 が、ヘッダ判別部 4 2 およびバイフェーズデコーダ 4 4 の機能をそれぞれ内包するように構成しても構わない。

次に、第 2 の実施形態に係るデータ受信装置について説明する。図 1 3 に、このデータ受信装置の構成の一部を示す。なお、第 2 の実施形態に係るデータ受信装置が図 7 に示す第 1 の実施形態に係るデータ受信装置と異なる点は、4 値判定部 2 8 の後段にヘッダ生成部 4 6 とバイフェーズエンコーダ 4 8 を設けた点のみであり、その他の構成については同一であるため説明を省略する。

4 値判定部 2 8 からは、データ送信装置から送信された伝送信号に基づいて再生されたヘッダ情報および送信デー

タが出力される。これらヘッダ情報および送信データは、ヘッダ生成部 46 およびバイフェーズエンコーダ 48 にそれぞれ入力される。ヘッダ生成部 46 は、ヘッダ判定部 32 からのヘッダ情報に基づいて、図 20 に示した S/P D I F フレームのヘッダ部を生成して出力する。一方、バイフェーズエンコーダ 48 は、データ判定部 34 から出力された送信データに対してバイフェーズマーク変調を行い、その変調結果を S/P D I F フレームのデータ部として出力する。このように、ヘッダ生成部 46 およびバイフェーズエンコーダ 48 によって、データ送信装置が伝送しようとした S/P D I F フレームが再生されることになる。なお、図 13 に示す構成では、ヘッダ生成部 46 およびバイフェーズエンコーダ 48 が 4 値判定部 28 とは独立して設けられているが、本発明はこれに限らず、例えばヘッダ判定部 32 およびデータ判定部 34 が、ヘッダ生成部 46 およびバイフェーズエンコーダ 48 の機能をそれぞれ内包するように構成しても構わない。

以上のように、第 2 の実施形態によれば、S/P D I F フレームをツイストペアケーブル等の導線で伝送する際に、S/P D I F フレームの 2 ビット分のデータを 1 シンボルとして 4 値マッピングを行って伝送するので放射ノイズを抑圧できる。また、S/P D I F フレームの 8 ビットのヘッダ部を 4 シンボルで伝送することができ、しかも受信側の装置ではヘッダ部とデータ部とを確実に判別することができる。また、送信側の S/P D I F コントローラから出力された S/P D I F フレームを、受信側の S/P D I

F コントローラにそのままの形で入力することができるため、既存の S / P D I F コントローラの構成に何ら手を加えることなく、S / P D I F のシステムを導線を用いたデータ転送に最適化することができる。

なお、上記の第 1 および第 2 の実施形態では、データ送信装置およびデータ受信装置がそれぞれデータ送信機能およびデータ受信機能のみを備えていたが、これらの装置をデータ送信機能とデータ受信機能の両方の機能を備えたデータ送受信装置として構成しても構わない。

(変形例)

なお、上記の第 1 および第 2 の実施形態では、データ部とヘッダ部を区別して伝送する場合について説明したが、本発明は、ヘッダ部に限らず、一般に、データと区別して伝送すべき任意の情報を非データ部として伝送する場合に適用することができる。

データと区別して伝送すべき情報の例として、データ部に含まれるデータの種別を示すデータ識別子（例えばデータ部に含まれるデータがオーディオデータであるかビデオデータであるかを示す識別子）が考えられる。また、データと区別して伝送すべき情報の他の例として、制御データ（例えばデータ部に含まれるビデオデータに関する時間情報やフレーム番号や走査線の番号を指定するためのデータ）が考えられる。

図 1 4 に、非データ部においてデータ識別子を伝送する場合のシステム構成例を示す。このシステムでは、オーディオデータおよびビデオデータを機器 # 1 から機器 # 2 に

伝送する。図 1 5 に、このシステムにおける伝送データの構造を示す。伝送データはパケット単位で伝送される。そして、各パケットは、非データ部とデータ部とで構成される。機器 # 1 は、伝送すべきデータに応じて異なる非データ部を付加する。一方、機器 # 2 は、受信した非データ部に基づいてオーディオデータとビデオデータを分離して出力する。非データ部には、対応するデータ部のデータ種別を表すデータ識別子が含まれている。なお、各パケットの開始タイミングは、非データ部に含まれる判別シンボルを検出することによって受信側で判別可能であるため、各パケットに含まれるデータ部の長さは送信側が任意に決定することができる。図 1 6 に、データ部の信号パターンを示す。なお、第 1 および第 2 の実施形態では、4 値マッピングを用いて、送信データの各ビットを 1 シンボルとして所定の信号レベルにマッピングする例について説明したが、図 1 6 では、8 値マッピングを用いて、データ部の各 2 ビットを 1 シンボルとして所定の信号レベルにマッピングした場合の信号波形のパターンを示している。また、図 1 7 に、非データ部の信号パターンを示す。図 1 7 の例では、非データ部の後半部分において、信号レベルが 1 シンボルにつき 4 通りのレベルを取り得る。したがって、データ識別子としては 1 6 通りの情報（すなわち 4 ビットの情報）を伝送することが可能である。

非データ部において制御データを伝送する場合も同様に実施可能である。

また、4 値マッピングに比べて、本例のように 8 値マッ

ピングを用いた場合は、ヘッダ部とバイフェーズマーク変調されたデータ部により構成された、前出の2倍の速度のフレームデータを伝送することが可能となる。

なお、図17の例では、非データ部が4シンボルで構成される例を示したが、非データ部のシンボル数は任意である。非データ部のシンボル数を増やすことにより、データ識別子や制御データとして、より多くの情報を伝送することができる。

#### 産業上の利用可能性

本発明は、例えば、車内LAN等において複数の機器間でデータをやりとりするようなシステムにおいて、S/PDIFフレームのヘッダ部のような、データ部と区別して伝送すべき非データ部と、データ部とを受信側の機器において確実に判別可能に伝送するのに好適である。

## 請求の範囲

1. 送信データの各シンボルを複数の信号レベルのいずれかにマッピングして送信するためのデータ送信装置であって、

送信データを、ある基準レベルに対する各シンボルの信号レベルの大小関係が1シンボル毎に常に反転するようにマッピングするデータマッピング部と、

データ部と区別して伝送すべき非データ部を、データ部と非データ部とを判別するための判別シンボルが含まれ、かつ、前記基準レベルに対する該判別シンボルの信号レベルの大小関係が該判別シンボルの直前のシンボルと同一の大小関係となるようにマッピングする非データマッピング部とを備えることを特徴とする、データ送信装置。

2. 前記非データマッピング部は、

a) 前記判別シンボルの直前のシンボルの信号レベルが前記基準レベルよりも大きい場合には、前記判別シンボルの信号レベルが該直前のシンボルの信号レベルと同一またはより大きい信号レベルとなり、

b) 前記判別シンボルの直前のシンボルの信号レベルが前記基準レベルよりも小さい場合には、前記判別シンボルの信号レベルが該直前のシンボルの信号レベルと同一またはより小さい信号レベルとなるようにマッピングすること

を特徴とする、請求項1に記載のデータ送信装置。

3. 前記非データマッピング部は、前記判別シンボルの信号レベルが、該判別シンボルの直前のシンボルと同一の信



号レベルとなるようにマッピングすることを特徴とする、請求項 1 に記載のデータ送信装置。

4. 前記非データマッピング部は、非データ部の先頭のシンボルが前記判別シンボルとなるようにマッピングすることを特徴とする、請求項 1 に記載のデータ送信装置。

5. 非データ部が、データ部に付加されるヘッダ情報であることを特徴とする、請求項 1 に記載のデータ送信装置。

6. 前記非データマッピング部は、前記判別シンボルに加えて、ヘッダ種別を判別するための所定のパターンを有するシンボル列を出力することを特徴とする、請求項 5 に記載のデータ送信装置。

7. 前記非データマッピング部は、ヘッダ種別を示すデータに基づいて、予め用意された複数パターンのシンボル列の中からヘッダ種別に応じたシンボル列を選択することを特徴とする、請求項 6 に記載のデータ送信装置。

8. 伝送すべきデータが、8 ビットのヘッダ部とバイフェーズマーク変調されたデータ部とから成るフレームデータであり、

前記非データマッピング部は、前記フレームデータのヘッダ部を、当該ヘッダ部のヘッダ種別に応じて、前記判別シンボルを含む 4 シンボルから成るシンボル列に変換し、

前記データマッピング部は、前記フレームデータのデータ部に対してバイフェーズマーク復号を行い、該復号されたデータの各ビットを 1 シンボルとして、ある基準レベルに対する信号レベルの大小関係が 1 シンボル毎に常に反転するように各シンボルをマッピングすることを特徴とする

、請求項 1 に記載のデータ送信装置。

9. 前記データマッピング部および前記非データマッピング部の出力を記憶し、該データマッピング部および該非データマッピング部に供給する前信号レベル記憶部をさらに備える、請求項 1 に記載のデータ送信装置。

10. 送信データの各シンボルを複数の信号レベルのいずれかにマッピングして送信された伝送信号を受信するためのデータ受信装置であって、

前記伝送信号の信号レベルの変動パターンから、該伝送信号のデータ部と非データ部とを判別するための判別シンボルを検出する判別シンボル検出部と、

前記判別シンボル検出部の検出結果に基づいて前記伝送信号のデータ部からデータを再生するデータ判定部と、

前記判別シンボル検出部の検出結果に基づいて前記伝送信号の非データ部から非データ情報を再生する非データ判定部とを備えることを特徴とする、データ受信装置。

11. 前記判別シンボル検出部は、前記伝送信号におけるあるシンボルの信号レベルが、該シンボルの直前のシンボルの信号レベルに等しい場合に、該シンボルを判別シンボルとして検出することを特徴とする、請求項 10 に記載のデータ受信装置。

12. 前記非データ判定部は、非データ部が、ヘッダ種別に対応して予め用意された複数パターンのシンボル列のいずれを含んでいるかを判定することによって、該非データ部に対応するヘッダ種別を判別することを特徴とする、請求項 10 に記載のデータ受信装置。

1 3 . 前記データ判定部によって再生されたデータに対してバイフェーズマーク変調を行って、該変調結果をフレームデータのデータ部として出力するバイフェーズエンコード部をさらに備え、

前記非データ判定部は、前記伝送信号の非データ部のパターンに応じて、該非データ部をフレームデータのヘッダ部に変換して出力することを特徴とする、請求項10に記載のデータ受信装置。

1 4 . 送信データの各シンボルを複数の信号レベルのいずれかにマッピングするための伝送路符号化方法であって、

データ部については、ある基準レベルに対する各シンボルの信号レベルの大小関係が1シンボル毎に常に反転するようにマッピングし、

データ部と区別して伝送すべき非データ部については、データ部と非データ部とを判別するための判別シンボルが含まれ、かつ、前記基準レベルに対する該判別シンボルの信号レベルの大小関係が該判別シンボルの直前のシンボルと同一の大小関係となるようにマッピングすることを特徴とする、伝送路符号化方法。

1 5 . a.) 前記判別シンボルの直前のシンボルの信号レベルが前記基準レベルよりも大きい場合には、前記判別シンボルの信号レベルが該直前のシンボルの信号レベルと同一またはより大きい信号レベルとなり、

b.) 前記判別シンボルの直前のシンボルの信号レベルが前記基準レベルよりも小さい場合には、前記判別シンボルの信号レベルが該直前のシンボルの信号レベルと同一また

はより小さい信号レベルとなるようにマッピングすることを特徴とする、請求項 1 4 に記載の伝送路符号化方法。

1 6 . 前記判別シンボルの信号レベルが、該判別シンボルの直前のシンボルと同一の信号レベルとなるようにマッピングすることを特徴とする、請求項 1 4 に記載の伝送路符号化方法。

1 7 . 請求項 1 4 に記載の伝送路符号化方法によってマッピングされた受信信号を復号するための復号方法であって

、  
前記基準レベルに対する各シンボルの信号レベルの大小関係を 1 シンボル毎に判定することによって、受信信号に含まれる前記判別シンボルを検出し、

前記判別シンボルに基づいて、データ部と非データ部とを個別に復号することを特徴とする、復号方法。

1 8 . 請求項 1 5 に記載の伝送路符号化方法によってマッピングされた受信信号を復号するための復号方法であって

、  
前記データの連続する 2 シンボル間の信号レベルの差分を 1 シンボル毎に判定することによって前記判別シンボルを検出し、

前記判別シンボルに基づいて、データ部と非データ部とを個別に復号することを特徴とする、復号方法。

1 9 . 請求項 1 6 に記載の伝送路符号化方法によってマッピングされた受信信号を復号するための復号方法であって

、  
前記データの連続する 2 シンボル間の信号レベルが等し

いか否かを判定することによって前記判別シンボルを検出し、

前記判別シンボルに基づいて、データ部と非データ部とを個別に復号することを特徴とする、復号方法。

## 要約書

データ部については、各シンボルの信号レベルの極性が1シンボル毎に常に反転するようにマッピングする。一方、ヘッダ部については、データ部とヘッダ部とを判別するための判別シンボルが含まれ、かつ、判別シンボルの信号レベルが、判別シンボルの直前にマッピングされたシンボルと同一の信号レベルとなるようにマッピングする。これにより、ヘッダ部とデータ部とを受信側の機器において確実に判別することができるようなデータ転送が可能となる。

図 1

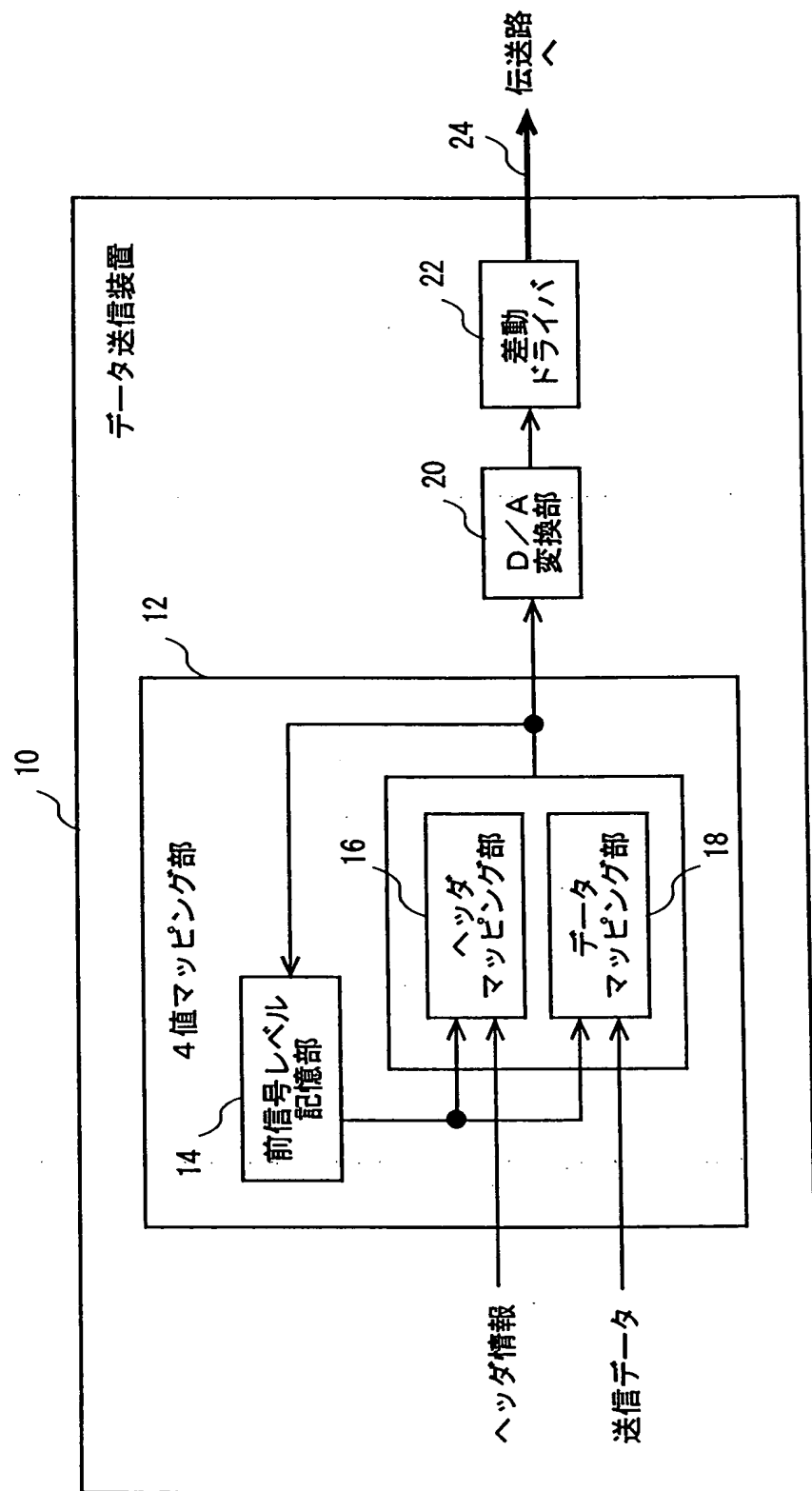


図2

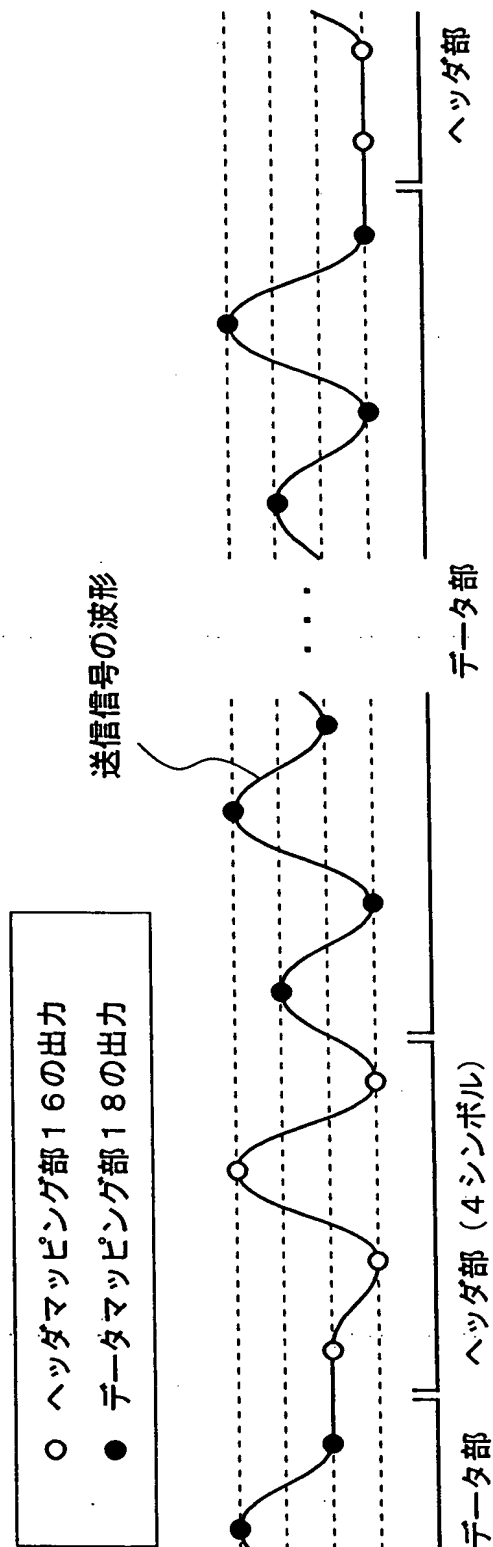




図 3

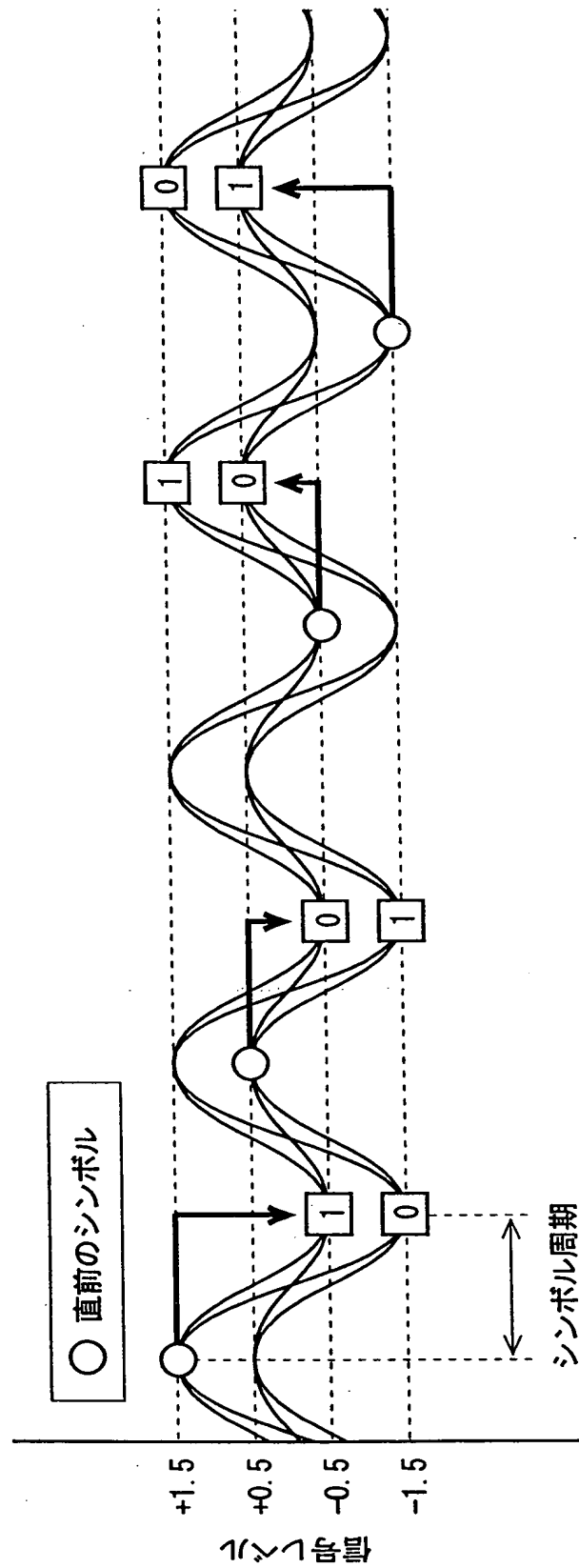


図 4

		マッピングすべき シンボル	
		0	1
直前のシンボルの 信号レベル	+1.5	-1.5 (-3)	-0.5 (-2)
	+0.5	-0.5 (-1)	-1.5 (-2)
	-0.5	+0.5 (+1)	+1.5 (+2)
	-1.5	+1.5 (+3)	+0.5 (+2)
( )内は、直前のシンボルとの信号レベル差			

図5

ヘッダ種別		ヘッダ種別	
	直前のシンボルの信号レベルの極性	Bヘッダ	Mヘッダ
		<p>負</p>	
		<p>正</p>	

図6

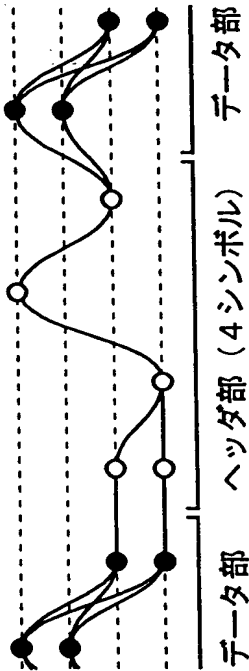
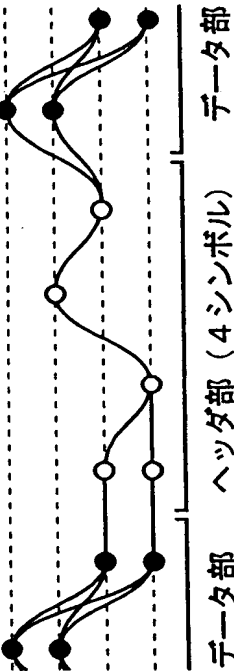
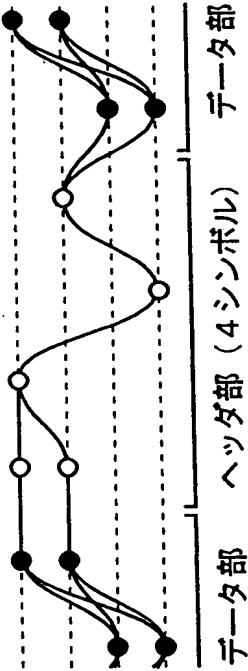
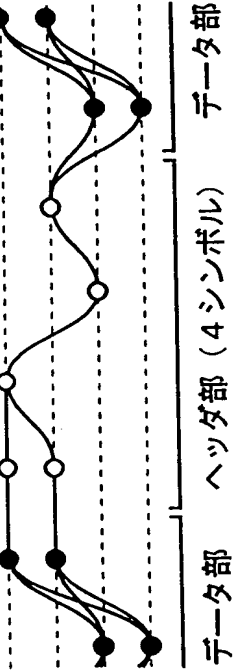
ヘッド種別		ヘッド種別	
Wヘッド		Rヘッド	
直前のシンボルの信号レベルの極性	正	 <p>データ部    ヘッド部 (4シンボル)    データ部</p>	 <p>データ部    ヘッド部 (4シンボル)    データ部</p>
	負	 <p>データ部    ヘッド部 (4シンボル)    データ部</p>	 <p>データ部    ヘッド部 (4シンボル)    データ部</p>

図 7

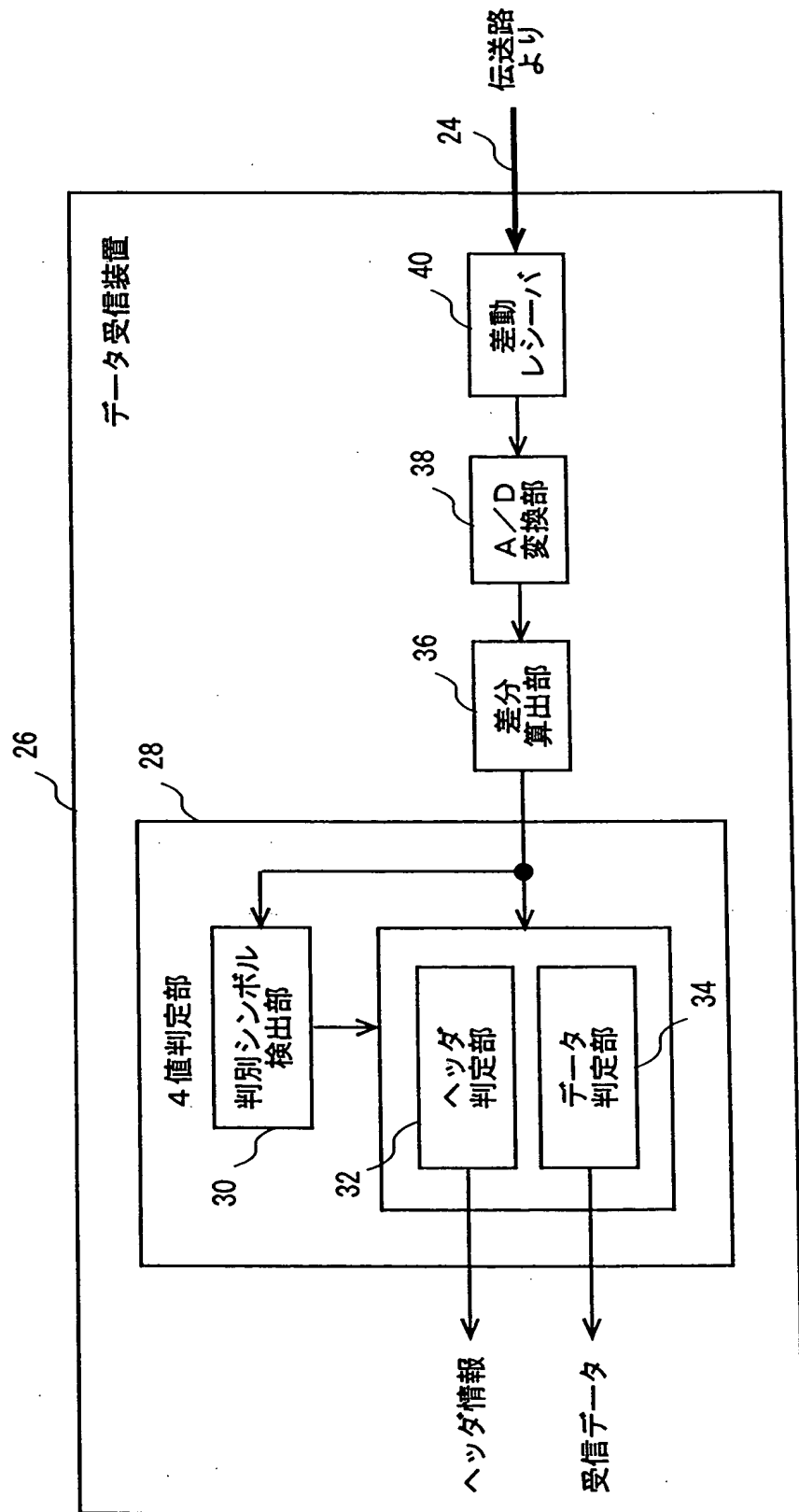


図 8

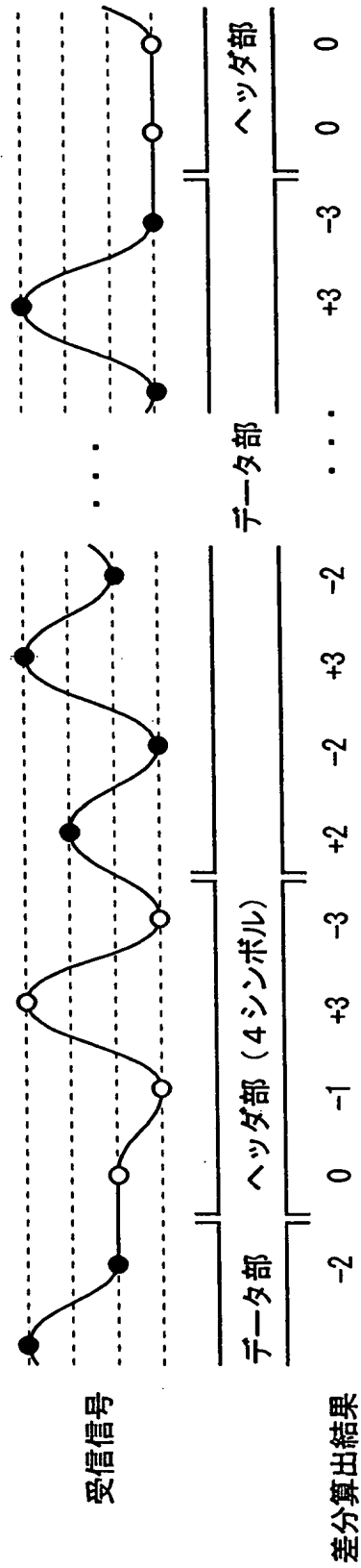


図 9

差分算出結果			
-3	-1	+1	+2
出力データ			
0			
1			

図 10

ヘッダ種別	ヘッダ部の差分算出結果の遷移			
	Bヘッダ	Mヘッダ	Wヘッダ	Rヘッダ
	$0 \rightarrow * \rightarrow +3 \rightarrow -3$ または $0 \rightarrow * \rightarrow -3 \rightarrow +3$ ( * は不問)	$0 \rightarrow * \rightarrow +2 \rightarrow -2$ または $0 \rightarrow * \rightarrow -2 \rightarrow +2$ ( * は不問)	$0 \rightarrow * \rightarrow +3 \rightarrow -2$ または $0 \rightarrow * \rightarrow -3 \rightarrow +2$ ( * は不問)	$0 \rightarrow * \rightarrow +2 \rightarrow -1$ または $0 \rightarrow * \rightarrow -2 \rightarrow +1$ ( * は不問)

図 11

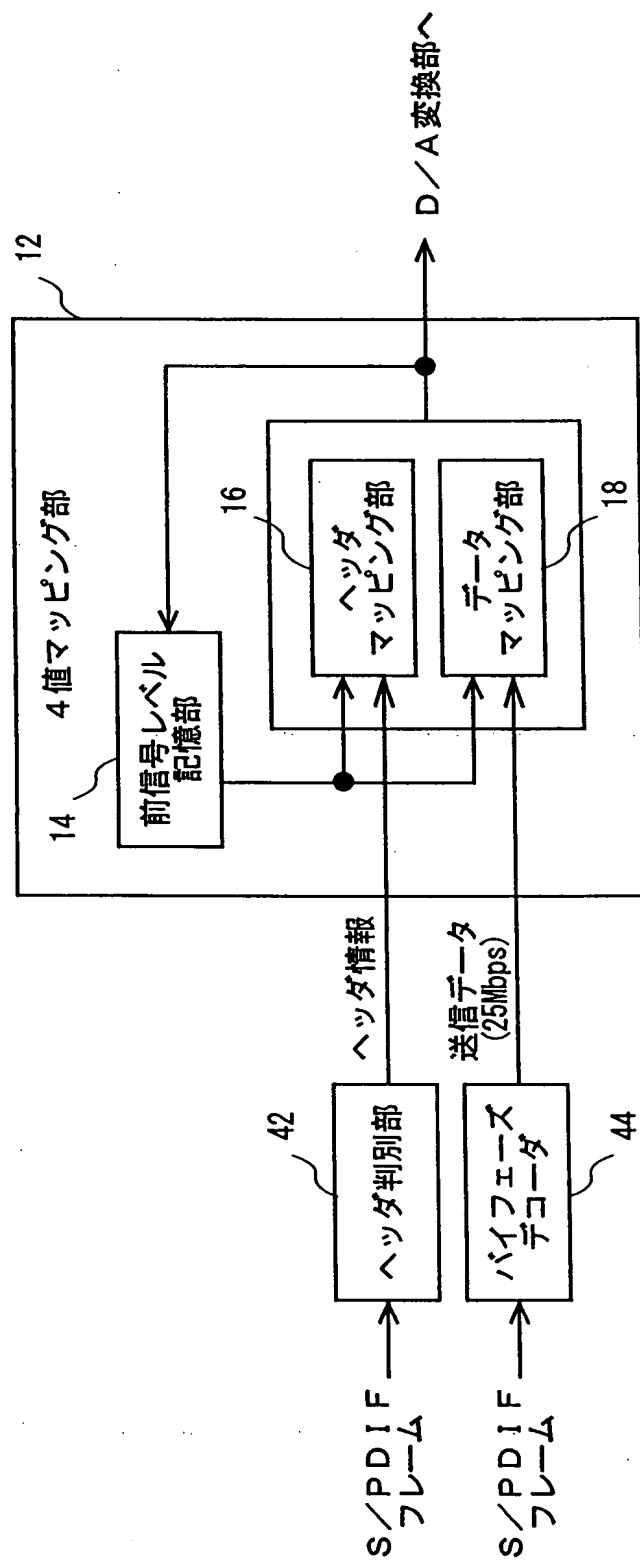




図12

S/PDIFフレーム

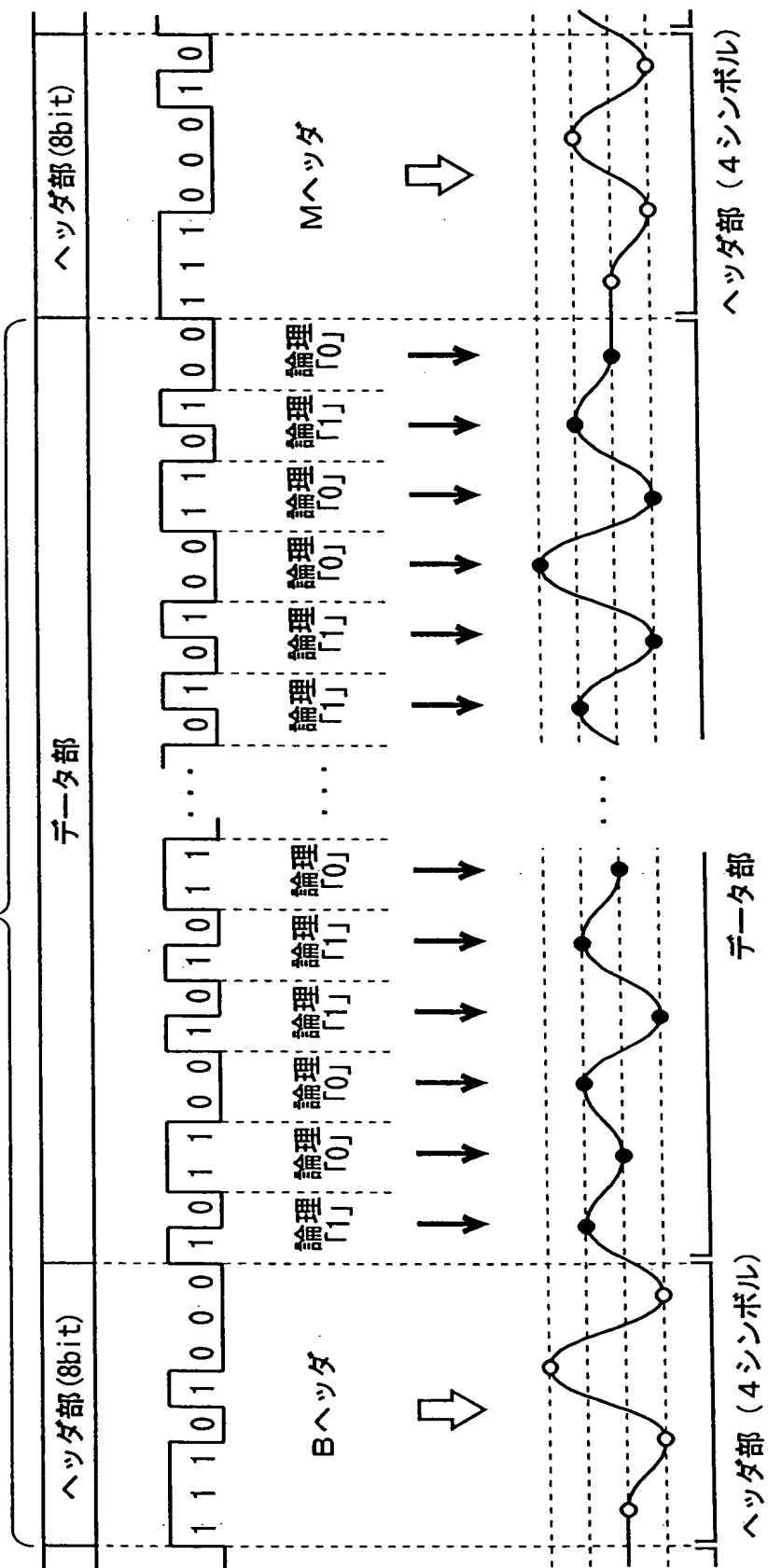


図 13

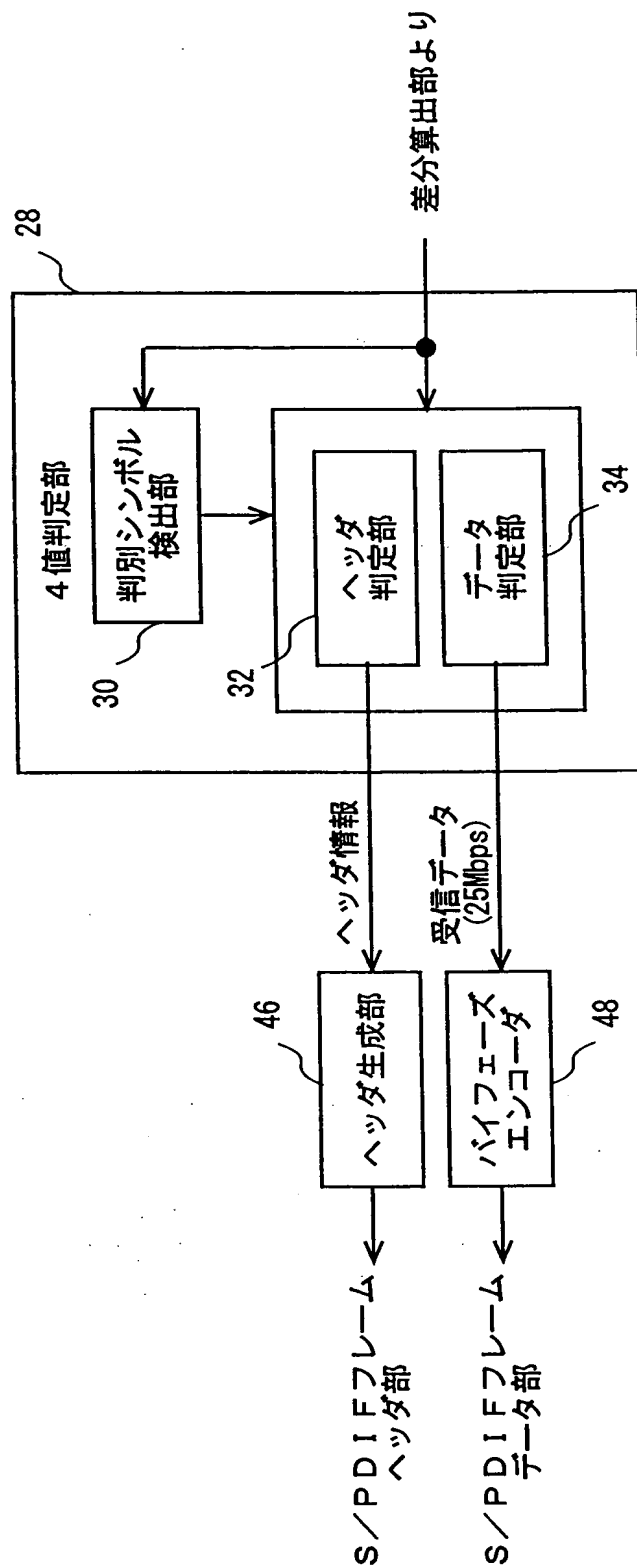


図 14

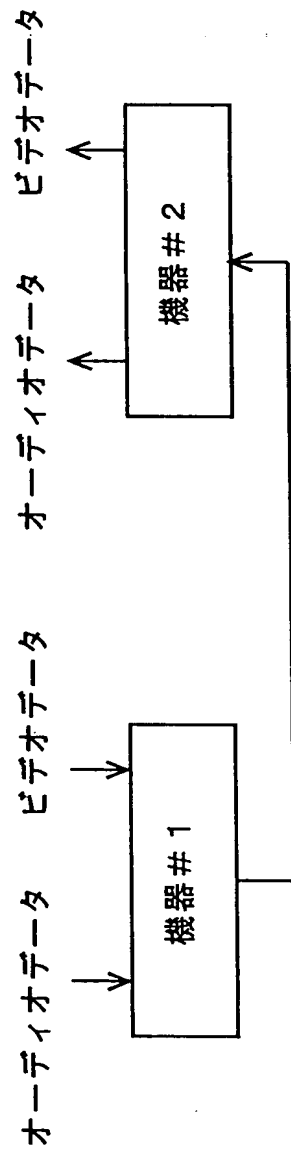


図 15

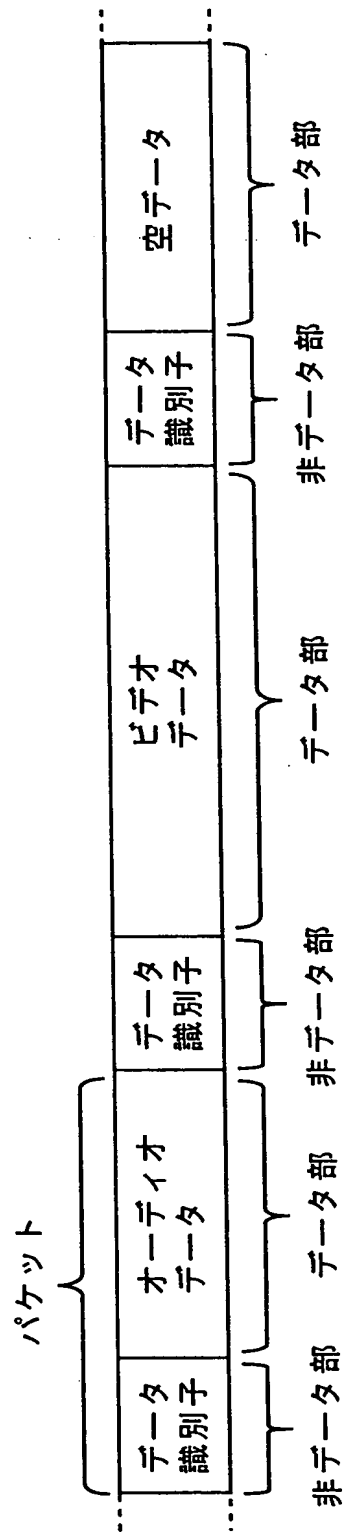


図 1 6

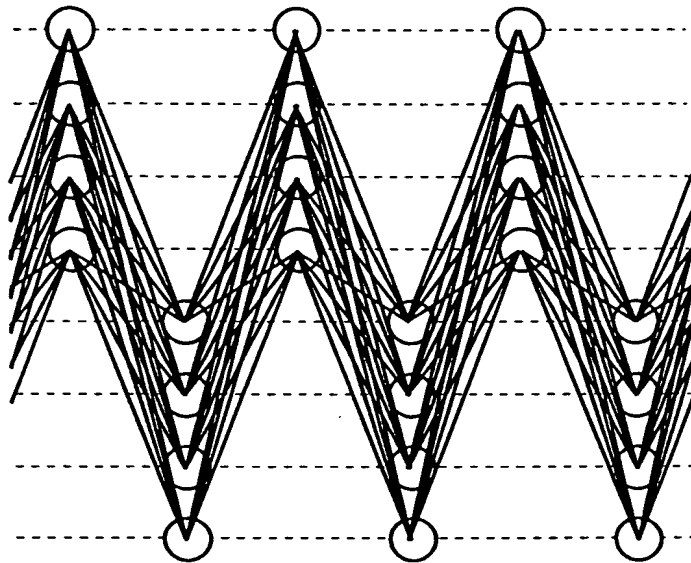
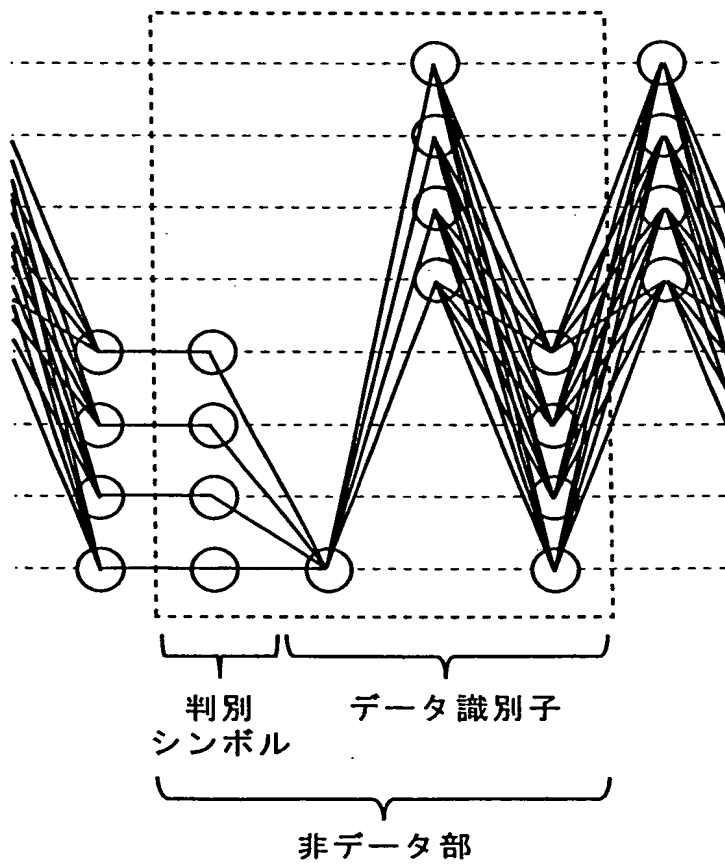
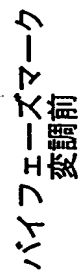


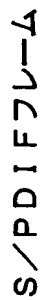
図 1 7



8  
1  
図



91 図



20

	直前の符号が0のとき	直前の符号が1のとき
Bヘッダ	11101000	00010111
Mヘッダ	11100010	00011101
Wヘッダ	11100100	00011011

図 2 1

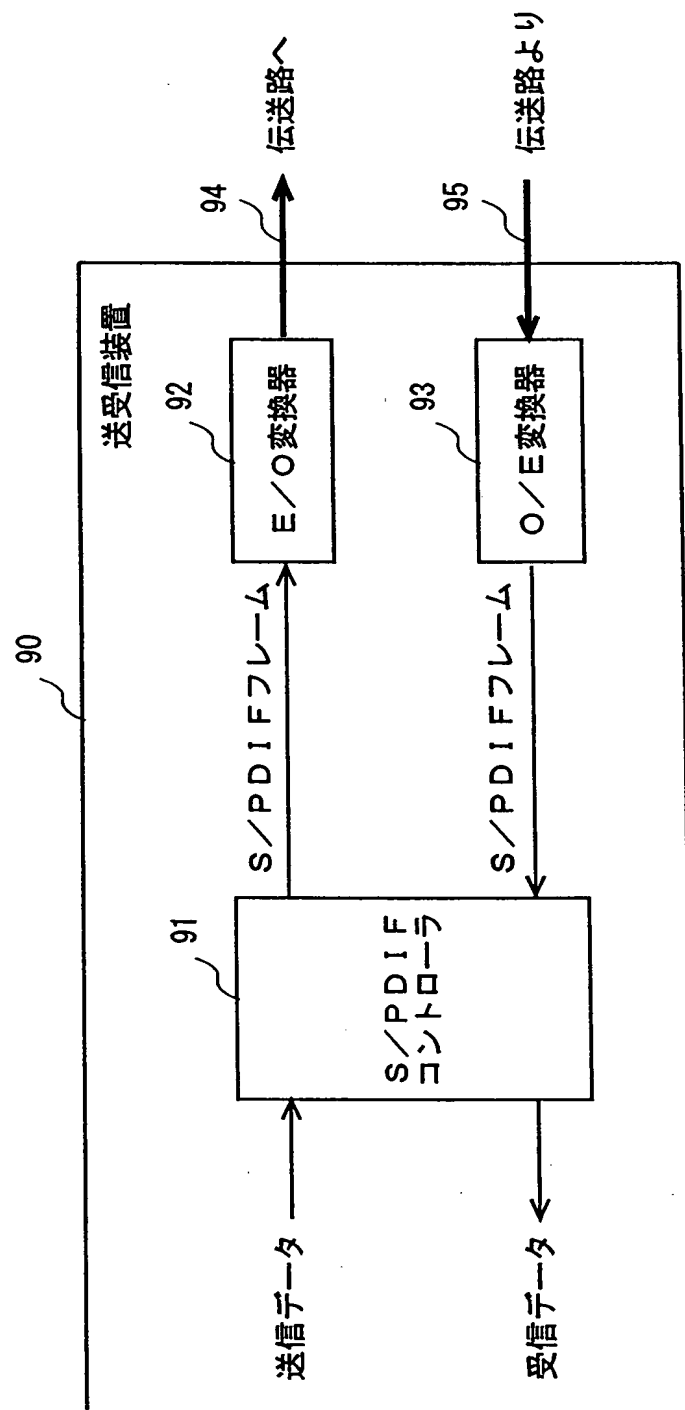


図 22

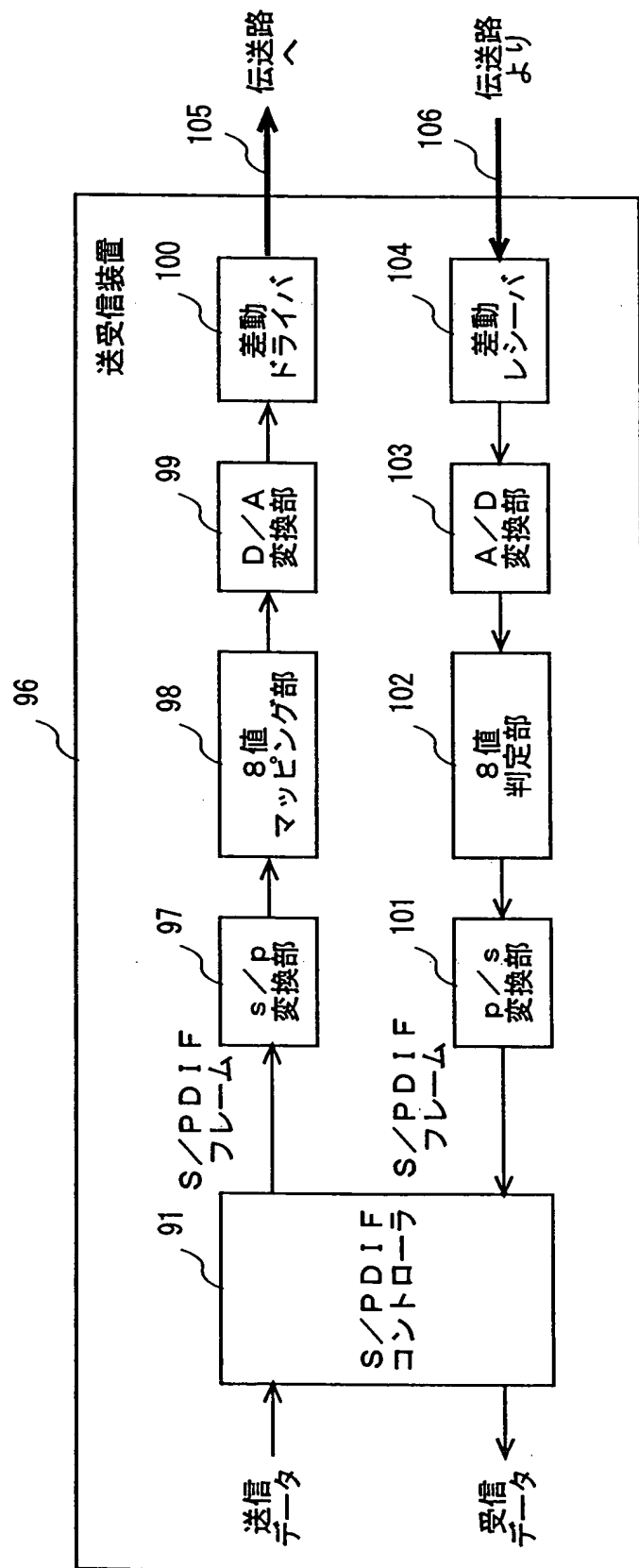




図 2 3

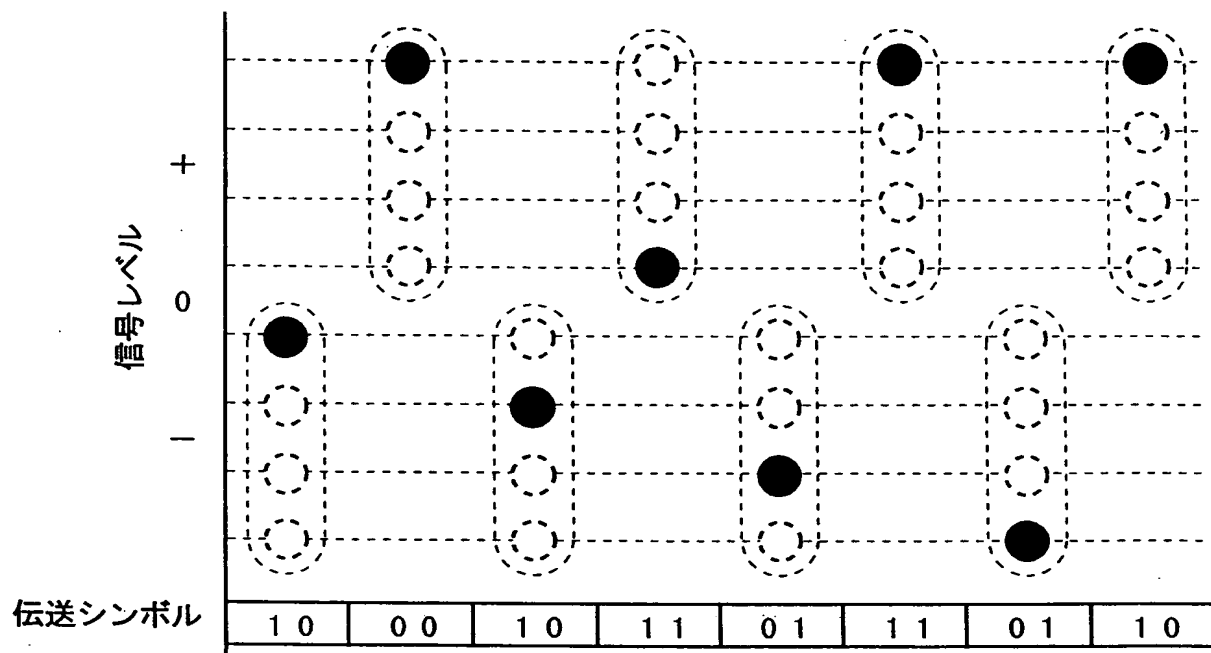


図 2 4

